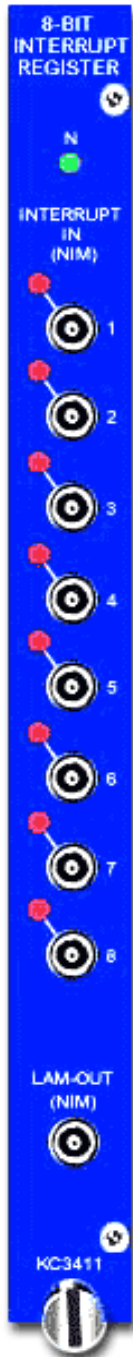


8BIT INTERRUPT REGISTER



《概要》

- ◆割り込み信号などの情報をCAMAC DATAWAY上に送ります。
- ◆入力8chの信号は、各々のRegisterに記憶され、その状態はフロントパネルのLEDにより表示されます。
- ◆CAMAC DATAWAY のRead, Writeを調べるだけで割り込み信号の判定が容易にできます。

《仕様》

CAMACファンクションは下記の通りです。

- N•F(0)A(1) : ReadLAM Patter and Disable LAM.
- N•F(1)A(0) : Read LAM Register.
- N•F(8)A(0) : Test LAM
- N•F(9)A(0) : Clear LAM Register.
- N•F(11)A(0) : Clear LAM Mask Register.
- N•F(17)A(0) : Write LAM Mask Register.
- N•F(21)A(0) : Clear LAM Register and Enable LAM.
- N•F(24)A(1) : Disable LAM.
- N•F(26)A(0) : Enable LAM.
- N•F(26)A(1) : Enable LAM Output.

- ◆入出力のコネクタは標準のレモコネクタを使用しております。
- ◆ケース幅はCAMAC規格の1幅です。
- ◆消費電力 : -6V 約170mA
+6V 約720mA



株式会社 カイズワークス

〒190-1222 東京都西多摩郡瑞穂町箱根ヶ崎東松原9-18

Tel : 042-568-0866

Fax : 042-568-0867

E-mail kaizuwks@kaizuwks.co.jp Homepage <http://www.kaizuwks.co.jp>